

SPIS TREŚCI

	Str.
1. Andrzej Hławiczka - Wielosygnaturowa równoległa analiza uszkodzeń w systemie cyfrowym	7
2. Edward Hryniewicz - Obliczanie współczynników szeregu Fouriera przy danych współczynnikach szeregu Walsh'a	33
3. Janusz Jeżewski - Język SAPL - strukturalny asembler do programowania mikroprocesorów	43
4. Andrzej Krzesiński, Reneusz Kwaśnicki, Włodzimierz Szmelcer - Hybrydowy programowany modulator współczynnika wypełnienia impulsów	59
5. Leon Lasek, Edward Jachnik - Synteza układów elektronicznych zawierających idealne wzmacniacze operacyjne	75
6. Edward Przeniosło - Dynamika inwertora tyrystorowego z szeregowym obwodem obciążenia	81
7. Edward Przeniosło - Dynamika inwestorów wielofazowych i wieloobwodowych	93
8. Zbigniew Rymarski - Własności statyczne i dynamiczne przetwornicy "boost" przy zastosowaniu filtra wejściowego	105
9. Wojciech Sakowski - Wykorzystanie języka opisu sprzętu MODLAN w diagnostyce systemów mikroprocesorowych	125
10. Manfred Seifart, Bernard Hetwing, Hendrik Hanisch - Inteligentna karta wejść analogowych do systemu mikrokomputerowego K 1520	140
11. Ryszard Siurek - Sprężone obwody magnetyczne w zasilaczach impulsowych	147
12. Józef Szlufcik - Zastosowanie technologii grubowarstwowej w procesie wytwarzania tanich krzemowych ogniw słonecznych	161

СОДЕРЖАНИЕ

	Стр.
1. Анджей Хлавичка - Многосигнатурный параллельный анализ отказов в цифровой системе	7
2. Эдвард Хрынкевич - Вычисление коэффициентов ряда Фурье при данных коэффициентах ряда Уолша	33
3. Януш Ежевски - Язык Сапл - структурный ассемблер для программирования микропроцессоров	43
4. Анджей Квесиньски, Ренеуш Квасъницки, Влодзимеж Шмельцер - Гибридный программируемый модулятор коэффициента заполнения импульсов	59
5. Леон Лясек, Эдвард Яхник - Синтез электронных схем содержащих идеальные операционные усилители	75
6. Эдвард Пшенёсло - Исследование динамики тиристорного инвертора с последовательной нагрузкой	81
7. Эдвард Пшенёсло - Исследование динамики многофазных и много- ячейковых автономных инверторов	93
8. Збигнев Рымарски - Статические и динамические свойства усилителя "боост" с выходным фильтром	105
9. Войцех Саковски - Использование языка описания хардвера МОДЛАН для диагностики микропроцессорных систем	125
10. Манфред Сайфарт, Бернд Хетвиг, Хендрик Ханиц - Плата аналого- вого ввода с развитой логикой для микрокомпьютерной системы K 1520	140
11. Рышард Сюрек - Сопряженные Магнитопроводы в импульсных пре- образователях	147
12. Юзэф Шлюфцик - Применение технологии толстопленочной в процессе изготовления дешевых кремневых фотоэлементов	161

CONTENTS

	Page
1. Andrzej Hławiczka - Parallel multisignature analysis of faults in the digital system	7
2. Edward Hrynkiewicz - Calculation of the fourier coefficients from given walsh coefficients	33
3. Janusz Jeżewski - SAPL - A structural assembly level programming language for microprocessor	43
4. Andrzej Krzesiński, Reneusz Kwaśnicki, Włodzimierz Szmelcer - The programmed hybrid modulator of pulse time ratio.....	59
5. Leon Lasek, Edward Jachnik - Electronic circuits design with ideal operation amplifiers	75
6. Edward Przeniosło - Dynamic properties of SCR inverter with werial load	81
7. Edward Przeniosło - Dynamic properties of multi-pass and multi-circuit inverters	93
8. Zbigniew Rymarski - The steady state and dynamic properties of the DC/DC boost converter with the input filter	105
9. Wojciech Sakowski - the use of the MODLAN hardware description language in a microcomputer system diagnostics	125
10. Manfred Seifart, Bernd Hetwig, Hendrik Hanisc - Intelligent analog input card for K 1520 microcomputer system	140
11. Ryszard Siurek - Coupled magnetic circuits in switched mode power supplies	147
12. Józef Szlufcik - Thick film technology application for production of low cost silicon solar batteries	161