

SPIS TREŚCI

Str.

1. Zdzisław SZCZERBINSKI: Wybrane zagadnienia z dziedziny oceny efektywności działania pierścieniowych, lokalnych sieci komputerowych z wstawianiem bufora	7
2. Włodzimierz WRONA: Metoda opisu i system modelowania układów VLSI w językach obiektowozorientowanych.....	31
3. Wojciech MIELCZAREK: Obliczanie współczynnika CMMR złożonych symetrycznych układów pomiarowych	61
4. Wojciech MIELCZAREK: Obliczanie odporności na zakłócenia wspólnie dwustopniowych wzmacniaczy pomiarowych zbudowanych ze wzmacniaczy operacyjnych	71
5. Małgorzata Bach, Zbigniew SZKARADNIK: Graficzny FORTH dla mikrokomputera ComPAN-8	89
6. Mirosław SKRZEWSKI, Wojciech MIELCZAREK: Transiwer lokalnej sieci komputerowej LOKAL-SM	101
7. Wojciech MIELCZAREK, Mirosław SKRZEWSKI: Synchronizacja i dekodowanie sygnałów dla potrzeb szybkiej transmisji szeregowej	111
8. Krzysztof BOCHENEK: Optymalizacja wykorzystania zasobów transportowych sieci teleinformatycznej.....	121

СОДЕРЖАНИЕ

Стр.

1. ШЧЕРБИНЬСКИ Эдзислав: Выбранные проблемы из области оценки эффективности работы кольцевых локальных сетей ЭВМ с вставкой регистров	7
2. ВРОНА Владислав: Метод описания и система моделирования систем в языках объектно ориентированных	31
3. МЕЛЬЧАРЕК Войцех: Вычисление коэффициента сложных симметричных измерительных систем	61
4. МЕЛЬЧАРЕК Войцех: Расчет стойкости на общие возмущения двухкаскадных измерительных усилителей построенных из операционных усилителей	71
5. БАХ Малгожата, ШКАРАДНИК Збигнев: Графический для микрокомпьютера СОМПАН-8	89
6. СКШЕВСКИ Мирослав, МЕЛЬЧАРЕК Войцех: Трансивер локальной компьютерной сети ЛОКАЛ-СМ	101
7. МЕЛЬЧАРЕК Войцех, СКШЕВСКИ Мирослав: Синхронизация и декодирование сигналов для нужд быстрой пособной трансмиссии	111
8. БОХЕНЕК Кшиштоф: Оптимизация использования транспортных ресурсов телекоммуникационной сети	121

CONTENTS

	Page
1. Zdzisław SZCZERBINSKI- Selected problems in performance evaluation of register insertion ring shaped local area networks	7
2. Włodzimierz WRONA- Object-oriented programming for VLSI CAD system development	31
3. Wojciech MIELCZAREK- CMRR analysis of combine symmetrical measurement circuits	61
4. Wojciech MIELCZAREK- CMRR analysis of two stages instrumentation amplifiers consisting of operational amplifiers	71
5. Małgorzata Bach, Zbigniew SZKARADNIK- Graphic Forth for the ComPAN-8 microcomputer	89
6. Mirosław SKRZEWSKI, Wojciech MIELCZAREK- The Lokal-SM LAN transceiver circuit	101
7. Wojciech MIELCZAREK, Mirosław SKRZEWSKI- The synchronization and demodulation circuit for a high speed serial transmission	111
8. Krzysztof BOCHENEK- Optimization of utilization of transportation resources in telecommunication network	121