

SPIS TREŚCI

Przedmowa	5
1. JAROSŁAW SKOLIMOWSKI: Realizacja operacji graficznych niskiego poziomu dla karty EGA	7
2. STANISŁAW WIDEL: Konstrukcja sterownika sieci Ethernet opartego na koprocesorze sieci lokalnej Intel 82586	33
3. MIROŚLAW SKRZEWSKI: Metody testowania sieci lokalnych	49
4. WOJCIECH MIELCZAREK: Wykorzystanie pętli fazowej dla synchronizacji bitowej i bajtowej przy szybkiej transmisji danych	59
5. STEFAN SENCZYNA: Metodyka prowadzenia zajęć "Budowa i projektowanie komputerów - projekt"	79
6. ANDRZEJ GRZYWAK, KATARZYNA GRZYWAK-PTASZNIK: Język opisu sprzętu cyfrowego typu VHDL	93
7. LECH ZNAMIROWSKI: Komputerowe wspomaganie kreślenia masek struktur ASIC	111
8. LECH ZNAMIROWSKI: Komputerowe wspomaganie generacji złożonych masek struktur ASIC	143

CONTENTS

Preface	5
1. JAROSŁAW SKOLIMOWSKI: Low Level Graphics Routines for EGA Card	7
2. STANISŁAW WIDEL: Designing Local Area Network Controller Based on 82586 Coprocessor	33
3. MIROSŁAW SKRZEWSKI: Some Methods of the LAN Parameters Testing	49
4. WOJCIECH MIELCZAREK: Using the PLL Circuit for Bit and Byte Synchronization in High Speed Transmission Systems	59
5. STEFAN SENCZYNA: A Method of Organization for Course of Computers Architectures Design	79
6. ANDRZEJ GRZYWAK, KATARZYNA GRZYWAK-PTASZNIK: Hardware Description Language VHDL	93
7. LECH ZNAMIROWSKI: The CAD System Tools for ASIC Structures Layout Drawing	111
8. LECH ZNAMIROWSKI: The Methodology for Complex ASIC Structures Layout Generation	143